Partial English Translation of

Japanese utility model laid-open publication No. 59-183609

Publication date: December 6, 1984

Inventor: Kenta Mikuriya

5

10

15

20

25

1. Title of the Utility model

Capacitance to Voltage Conversion Circuit

2. What is claimed is

A capacitance to voltage conversion circuit comprising:

a variable capacitor having a capacitance changing according to a quantity to be measured;

a sensor amplifier in which the variable capacitor and a resistor are connected to a feedback circuit, and in which a fixed capacitor having a constant capacitance is connected to an input circuit;

a switch for applying a constant voltage from a direct-current reference voltage source to an input of the sensor amplifier while turning on and off the constant voltage; and

a circuit for alternately switching an output of said sensor amplifier to inversion and non-inversion in synchronous with said switch to amplify the output, and then averaging the output.

A part of preferred embodiment

According to the present utility model, a constant voltage from a direct-current reference voltage source is applied to a sensor amplifier in which a variable capacitor and a resistor are connected to a feedback

15

20

25

circuit, and in which a fixed capacitor having a constant capacitance is connected to an input circuit while turning on and off by a switch, and an output of the sensor amplifier is alternately switched to inversion and non-inversion in synchronous with the switch to be amplified, and then averaged. By doing so, the present utility model realizes a capacitance to voltage conversion circuit which is not influenced by the characteristic change of the sense amplifier.

Fig. 2 is a connection diagram showing one embodiment of a conversion circuit of the present utility model. In Fig. 2, the conversion 10 circuit differs from the conventional conversion circuit shown in Fig. 1 in that a constant voltage Es from a direct-current reference voltage source 7 is turned on and off by a switch 8 and applied to an input circuit of a sense amplifier 2, and in that an output E2 of the sense amplifier 2 is synchronized with the switch 8 and is alternately switched to inversion and non-inversion to be amplified by an inversion/non-inversion switching amplifier 9, and then averaged by an averaging circuit 10, thereby obtaining a direct-current output E<sub>0</sub>. The inversion/noninversion switching amplifier 9 consists of an operational amplifier 91, a switch 92 which is connected between the non-inversion input terminal (+) of the operational amplifier 91 and a common bus, a resistor 93 which is connected between the output end of the sense amplifier 2 and the inversion input terminal (-) of the operational amplifier 91, a resistor 94 which is connected between the output end of the sense amplifier 2 and the non-inversion input terminal (+) of the operational amplifier 91, and a feedback resistor 95 which is connected between the output terminal of

15

20

the operational amplifier 91 and the inversion input terminal (-) thereof. The resistance values of the resistors 93, 94 and 95 are selected equally. The switch 92 as well as the switch 8 is driven by an output pulse P from an oscillator 11 and alternately switches over the amplifier 9 to inversion and non-inversion. That is, if the switch 92 is connected to an a side, the non-inversion input terminal (+) of the operational amplifier 91 is connected to the common bus. As a result, the output E<sub>2</sub> of the sense amplifier 2 is applied to the inversion input terminal (-) of the operational amplifier 91 through the resistor 93 to inverted amplify E<sub>2</sub> by gain 1. If the switch 92 is connected to a b side, the non-inversion input terminal (+) of the operational amplifier 91 is disconnected from the common bus. As a result, the output E<sub>2</sub> of the sense amplifier 2 is applied to the non-inversion input terminal (+) of the operational amplifier 91 through the resistor 94 to non-inverted amplify by a gain 1.

The operation of the conversion circuit of the present utility model constituted as stated above will be described with reference to waveform chart in Fig. 3. First, if the switch 8 is changed over by a pulse having a frequency f as shown in Fig. 3(A) from the oscillator 11, a rectangular wave voltage  $E_1$  having a frequency f and an amplitude of  $E_3/2$  as shown in Fig. 3(B) is applied to the input of the sense amplifier 2 through a fixed capacitor 4 and the output voltage  $E_2$  having a waveform as shown in Fig. 3(C) is generated on the output end of the sense amplifier 2. Not only a signal component  $\frac{C_5}{C_x}E$  but also the voltage drop  $i_BR_1$  of a resistor 3 which is connected in parallel to the variable capacitor 1 to carry a bias

current  $i_8$  to the sense amplifier 2 are superposed on this output voltage  $E_2$ . As a result, if the switch 8 is connected to the a side, the value  $E_{21}$  of the output voltage  $E_2$  is given as follows:

$$E_{21} = -\frac{C_s}{C_v} \cdot \frac{E_s}{2} - i_B R_1 \quad ...(2).$$

5 If the switch 8 is connected to the b side, the value E<sub>2</sub> of the output voltage E<sub>2</sub> is given as follows:

$$E_{22} = \frac{C_s}{C_r} \cdot \frac{E_s}{2} - i_g R_i \qquad ...(3).$$

10

15

20

The output voltage  $E_2$  of this sense amplifier 2 is applied to the inversion/non-inversion switching amplifier 9. In the amplifier 9, the switch 92 is driven by the output pulse P from the oscillator 11 and alternately switched to an a side and a b side. Therefore, a voltage  $E_3$  having a waveform which alternately repeats amplitudes  $E_{31}$  and  $E_{32}$  as indicated by a solid line of Fig. 3(D) is generated on the output end of the operational amplifier 91. The amplitudes  $E_{31}$  and  $E_{32}$  of this voltage  $E_3$  are given by the following expressions:

$$E_{31} = \frac{C_S}{C_X} \cdot \frac{E_S}{2} + i_B R_1 \qquad ...(4)$$

$$E_{32} = \frac{C_s}{C_v} \cdot \frac{E_s}{2} - i_B R_1 \qquad ...(5)$$

Accordingly, if the averaging circuit 10 averages the output  $E_3$  of the operational amplifier 91, the average value becomes one as indicated by a dotted line of Fig. 2(D) and the output voltage  $E_0$  of the averaging circuit 10 is given as follows:

$$E_0 = \frac{E_{31} + E_{32}}{2} = \frac{1}{2} \cdot \frac{C_s}{C_r} E_s$$
 ...(6).

5

10

20

The term of the bias current  $i_B$  is removed and the conversion circuit is not influenced by the characteristic change of the sensor amplifier 2.

Since the resistor 3 is provided to apply the bias current i<sub>8</sub> to the sensor amplifier 2, the output E<sub>2</sub> of the sensor amplifier 2 may be applied to the resistor 3 through a low-pass filter 12 to reduce the feedback of an alternating component as shown in Fig. 4. In this case, the resistance value R<sub>1</sub> of the resistor 3 can be decreased by as much as the value of the gain G(f) of the low-pass filter 12, compared with that in the embodiment shown in Fig. 2. Further, as shown in Fig. 4, in the inversion/non-inversion switching amplifier 9, the non-inversion input terminal (+) of the operational amplifier 91 may be connected to the common bus through a resistor 96 and the output E<sub>2</sub> of the sense amplifier 2 may be alternately applied to the inversion input terminal (-) and the non-inversion input terminal (+) of the operational amplifier 91 by the switch 92. In this case, as shown, by connecting capacitors 97 and 98 in parallel to the resistors 95 and 96, respectively, an average value can be obtained on the output end of the operational amplifier 91.

As stated so far, according to the present utility model, it is possible to obtain a capacitance to voltage conversion circuit which is not influenced by the characteristic change of a sense amplifier.

### (B) 日本国特許庁 (JP)

① 特許出願公開

## <sup>®</sup>公開特許公報(A)

昭59-183609

⑤Int. Cl.³A 01 C 11/02

識別記号 101 110 庁内整理番号 7316—2B 7316—2B ❸公開 昭和59年(1984)10月18日

発明の数 1 審査請求 未請求

(全 4 頁)

**砂田植機** 

@特

爾昭58-59071

後田

頸 昭58(1983)4月4日

ゆ発 明 者 藤木弘義

堺市石津北町64番地久保田鉄工 株式会社堺製造所内 母発 明 者 竹中幸治

堺市石津北町64番地久保田鉄工

株式会社堺製造所内

の出 頭 人 久保田鉄工株式会社

大阪市浪速区敷津東1丁目2番

47号

個代 理 人 弁理士 北村修

明 椰 哲

I 発明の名称 田 徳 樹

2 特許許求の無用

走行用車輪川が側面視一箇所に配置され、か つ、前記車輪川との協働によつて機体支持する 嵌地具(2a),(2b)を昇降銀作自在に備えた自危 提体に、苗権付款既制を例面視で前配車前(1)と前 後に並列する状態で連結すると共に、前記自走 機体から前記歯椎付装羅(8)に機体前後方向の凹 転軸切れより伝動するように構成した田植根で あつて、前記自走機体と前記由権付裝領(6)の間 に、これら様体と苗猿付装殿(B)の横軸芯(P<sub>b</sub>)四 りての相対揺動を許容する製折れ部的を設ける と共に、前足接地具 (2g),(2b)の対自走機体丹 降に遊釣して、前配菌植付装置(6)を前後方向で の対地交参が一定あるいはほぼ一定になるよう に対自走線体揺動操作する自動姿勢調節機構図 を受け、的記笛権付装置(6)の前配回転輪(7)にペ ベルギアー遮冽された入力回転体餌を、前記技

軸石(2) と同芯状あるいはほ短関石状に配欲し てある田磁機。

#### .3 発明の発細な磁男

本発明は、走行用車的が飼売機一倍所に配置され、かつ、前記車場との協働によって機体支持する接地具を丹路機作自在に耐えた自走機体に、苗植付装配を側面視で前記車船と前後に並列する状態で連結すると共に、前記自定機体から前記苗権付装置に候体前後方向の回転軸により伝動するように様成した田磁機に関する。

上記田植根でおいて、従来、接地具を昇降扱作し、苗柏付接性を自建築体と共に京軸志問りで対地協助させて杭付深さ器節するために、依付深さ器節すると、苗柏付装削が配面に対して 前後に領助し、苗の女付姿勢が変化していた。

本発売の目的は、値付深さ耐節化かかわらず 菌の様付姿勢が一定化なるように、しかも、投 作面においても 伝動面においても有利化できる ようにするととである。

本発明の特徴線成は、貸記した田稼暖だおい

**新聞昭 59-183609 (2)** 

て、前記自走機体と前記荷核付裝置の間に、 とれら競体と前依付裝置の低物芯弱りでの相対 動を許容する暇折れ部を設けると共に、前記技 地具の対自走機体界降に連動して、前記技付 装置を前後方向での対象姿勢が一定あるいはほ 体一定になるように対自走機体程動操作する自 動姿勢調節機構を設け、前記首位付護體の前記 回転触にベベルギアー連動された入力回転体を りの設備を必要なるいはほぼ同志状に配价 した事にある。

つまり、前記姿勢網節機器を設けることにより、前記を発降操作すると、それに遠鳴して、 苗を付接型の前後方向での対地姿勢が接地具界 路にかかわらず一定にたるように自動調節を付れる。 従って、核付深さ調節しても歯の値付終を 勢が一定に保持されるようにでき、配土の優勢 別句にかかわらず値付函姿勢の値つた仕上り 度のよい状態に作業できるにですり、 しかも 度のよい状態に作業できるにする場合のよう に特別な窮節手側を翌せず、作業を能率よく行 えるようにできた。 さらには、入力回転体を 到己配図状態にすることにより、前類付数間の 対自走媒体緩動に伴り自定機体側接動部材と散 这付裝置側接動部材の間の福対姿勢變化の吸収 が回転軸と入力回転体の間で行われるととにな るので、例えばユニパーサルジョイントを同転 軸に介装するように、特別な姿勢変化吸収都を 避ける必要をなくせ、伝動系を複選係単に韓庭 できるに至つた。

以下に、本発明の実務例を図面に茲いて説明する。

第1 図に示すように、ノ似の走行用取励 単軸 (1)、この草柏川との協論により複体文持する左右一对の密動接場科(2a)、(2b)、エンジン(3)、及び、伝動ケース(4)を環軸器(P) 周りで揺動機作して車台川を設岡銀作する必然ハンドル(6)等を有した自走機体の役割に、直域付護設制を側面視で車輪川と助後に並列する状態で選結すると共に、自走機体から苗依付箋設(6)に機体的税方向の同転額(1)により伝動するように発成して、

\*条征名可能な歩行型田花優を伝収してある。 第2 図及び第3 図に示すように、前記後地杆 (2a)、(2b) を支持バイブ(8)を介して機体フレー A(9)の前端側に軸芯(P) 周りで上下橋面自在に 取付けると共に、欠符バイブ(8) に揺却アーム 岬 引きリンク(4)、揺跡リンク(4)を介して連動させた加圧シリンが終により揺動操作及び間を定定 さるように洗成し、両接地杆(2a)、(2b) を揺動 操作し、笛槌付菱置(6)を自走線体と共に車軸 周りで誘動させるととにより、植付渡さ週節す るようにしてある。

第2図ないし第4図に示すように、 左側のよ 例の苗抜付アーム100・100に対する伝動ケース (15a)と、 右側の2個の苗抜付アーム100・100に 対する伝動ケース (15b)とに 架設速站した 懐铂 収を、 的記録体フレーム(8)の後端部に 投げた ポ スポ(9a)に相対回転の みが自在に取付けて、 自 走根体と苗位付装置(8)の 優折れ部的を 格成して、 自建議体と苗位付装置(8)の機構芯 (12) 筒 りでの 相対揺動を可能にしてある。 そして、 左右一 対の苗の七台文在時,胸に対する連続行時を、 自動姿勢調節機構の一例としてのリンク機構域 により前記袖圧シリンダ時に運動させて、複雄 行(2a),(2b)を揺跡機作しても、それに適勝し で自動的に、歯値付勢数(6)が自定侵体に対して 前記結志(B) 周りで調動操作されて、剪値付数 健(6)の前後方向での対地姿勢が一定あるいけに 配一定に維持されるように帰収し、値付数数が一 定ったいはに圧一定になるようにほ成してある。

苗権付終設(b) の窓勤務地は第4例に示す如く 役成してある。

すなわち、入力回転体型を、前記結志(R)と 問芯状あるいはほぼ阿芯状に時記ポス部(9a)に 内装すると共に、前記回器舶(1)にベベルギアー 機器により運動させ、前記倒袖頭を、ボスポ (9a)及び両伝動ケース(15a)、(15b)の夫々に 対して回転のみ自在に取付けると共に、前記 入力回転体別に一体回転するように連帯し、入 力型転体別の回動力が簡軸(4)により両医動ケー

ース(154),(15b) 夫々の入力倚軸(23a) 又は (23b) に分岐伝道されるようにしてある。

前のせ台図に一体を助するように一対のアー ム(251),(256)を介して連結した密のせ台級別 扱作軸図を、前記資軸的に同芯状化、かつ、相 対回伝及び拐釣自在に内談させ、そして、前記 招助操作軸図の大径中央部に螺旋機図を形成す ると、この螺旋器例に係入させた軸送り弱闘を 前記入力回転体的に一体回転可能に付款して、 依付アーム国の苗権を運動に運動して苗のせ台 図が左右に往復摺勘するように、入力回転休四 の国の力が苗のせ台揺動操作強闘に指動駆動力 として密時.伝達されるようにしてある。・

苗を苗のせ台図の長事方向に送る旋送り回転 朱四に、回転支輪90、一方向クラッチ60及びリ ンク級を介して進励させた苗辺り帕姆を、前配 に果設すると共に、前記苗送り舶国から一対の 操作アーム (34g),(34b) を延出させ、そして、 的記操作アーム(34a),(34b)に各別作用する―

# 4 窓页の簡単な説明

関節は木発明に係る田佐機の実施例を示し、 第1個は歩行型田磁機の側面図、名2図は接地 仟威動操造及び姿勢翻節機構の側面図、第3間 は接地杆原動構造及び姿勢調節機構の平面図、 第4回は苗根付装置監動程造の一部切欠き平面 図である。

(1)……車輪、(2a),(2b)……接施具、 (8) ……苗桩付装置、(7) ……回転帧、(8) ……超折 れ部、如······ 姿勢關節模器、例······ 入力同転体、 (P<sub>2</sub>) … … 檢 始 芯 。

#### 特爾昭59-183609(3)

对の苗送り翰操作具(35a),(35b)を、书书序符 新少产术前见两入力简的(23s),(23b) 化各别化 かつ一体回転可能に取付けると共に、前のせ台 姆が左右褶頭のストロークエンドに遠する低に 操作具(35a)又は(35b)がアーム(34a)又は (34b)を一定角度だけ押圧総動設作するように 権収し、苗のせ台図が左右の褶引ストロークエ ンドに遠した時にのみ、苗が一定供送り出され るように、入力回転体効の回動力が経送り回転 体別にこの国际体四が一定角度だけ回効するよ り伝送されるようにしてある。

前记接齿杆(21),(26) 仕、撬体尺招励丹路自 在に取付けられたものに変更用能であり、とれ らを自定媒体に昇降操作自在に閉えられた模物 具(2a).(2h)と総称する。

木発男は、一輪型に限らず、3個以上の単軸 が側面視で一箇所に位属する状態に備えられた 歩袖型にも適用でき、又、采用型にも適用でき

